

概述

OPS1121A 为一款针对 Qi BPP 的高集成度、高效率、低功耗无线充电接收芯片。该芯片集成了无线接收全桥整流、线性整流器，Qi 无线充电协议和有线切换开关通路。OPS1121A 仅需少量外围器件且不需要固件编程操作，性能稳定可靠，可实现极简的小功率无线充电接收解决方案。

OPS1121A 输出电压典型值 5.0V，最大输出电流 800mA。芯片支持通过动态调节 Vrect 输出，获得最佳的动态切换响应及重载效率。芯片重载下充电效率超过 80%^①，同时支持外部 NTC 温度调节及 UVLO, OVP, OTP 各种保护功能。芯片集成片内 EEPROM 可调整所有关键充电参数，适配各种小型线圈，Qi 标准认证兼容性强。

OPS1121A 集成有线开关通路，能够自动检测电源插入并实现有线无线充电切换。芯片集成了高可靠有线过压及过流保护功能。

OPS1121A 芯片采用 3mm x 3mm QFN-16pin 封装,支持 I2C 配置，可实现单 LED 亮灯指示模式。

①：使用 8.3uH 小线圈，搭配 OPS1033 发端，充电效率评测方法：OPS1121A 输出功率/发端输入功率，即整个系统的效率

特色

- 符合 WPC Qi 1.2.4 标准，最大输出功率 4W
- 集成无线充电接收协议，ASK 通信，同步整流，LDO
- LDO 典型输出电压 5.0V，最大输出电流 800mA
- 动态整流输出电压，获得快速负载响应及高重载效率
- 高可靠性架构，整流输出过压钳位保护，支持输入过压，输出过流，内外部过温保护，可编程温度控制，指示及错误检测。
- 支持关键参数编程操作，实现协议及芯片参数灵活可配置
- 极简外围器件，只需 13 个阻容器件
- 支持有线无线两种模式自动切换，集成所有功率 MOS
- 支持 I2C 接口实现程序升级，调试及控制
- 支持单路 LED 指示
- 3mm x 3mm 0.5pitch QFN 16pin 封装

典型应用

- 个人护理产品
- TWS 充电仓及其它便携式充电仓
- 消费电子可穿戴设备
- 智能手表
- 无线键鼠

订购信息

Part Number	Marking	Package Type	Package Qty	Temperature	Eco Plan	Lead
OPS1121A	OPS1121A	QFN3030-16L	3000pcs	-40~85°C	Green	Sn

芯片实现

1 概述与功能

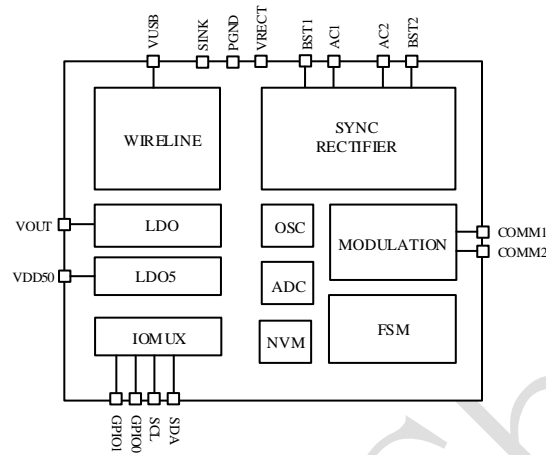


图 1 OPS1121A 功能模块示意图

图 1 为 OPS1121A 基本模块单元示意图，芯片符合 Qi 1.2.4 版本协议，支持最大 4W 输出。芯片集成高效率全桥整流电路，LDO 输出，有线开关，ADC，ASK 模块，无线充电协议状态机及 NVM 存储器。

OPS1121A 可根据功率及使用需要配置为无源全桥，有源半桥，有源全桥工作模式。OPS1121A 根据负载电流状况动态配置 VRECT 的电压值，可获得效率与轻重载切换的性能均衡，保持充电的稳定性和可靠性。调制器通过电容连接或断开实现 ASK 调制，内部 ADC 实时监控电压电流及温度信息，实现无线充电过程中外部 NTC 温度调节及 UVLO，OVP，OTP 等各种保护功能。

2 管脚定义及描述

2.1 管脚定义

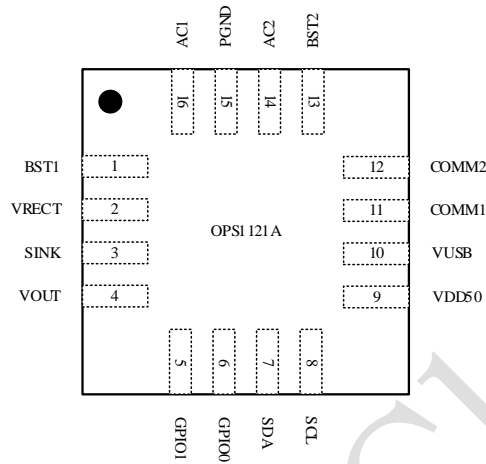


图 2 OPS1121A 管脚定义管脚描述

顺序	名字	管脚类型	管脚功能
1	BST1	AO	整流桥高边 NMOS 升压，与 AC1 跨接 15nF 电容
2	VRECT	PO	整流器输出，外接电容滤波（10~22uF）至 PGND
3	SINK	PO	OVP 时 VRECT 钳位输出保护，开漏输出
4	VOUT	PO	OPS1121A LDO 输出管脚
5	GPIO1	DIO	TS（温度检测）及外部 HOST 中断功率传输信号输入
6	GPIO0	DIO	充电状态指示信号输出（可复用为 ASK_DATA 输入或者芯片工作状态指示信号输出）
7	SDA	D/A-IO	I2C 数据接口，用于下载配置文件
8	SCL	D/A-IO	I2C 时钟接口，用于下载配置文件
9	VDD50	PO	内部 LDO 输出去耦点，1uF 电容到地，勿接负载
10	VUSB	PI	有线输入端口
11	COMM1	AO	ASK 通讯引脚，外接电容至 AC1
12	COMM2	AO	ASK 通讯引脚，外接电容至 AC2
13	BST2	AO	整流桥高边 NMOS 升压，与 AC2 跨接 15nF 电容
14	AC2	AIO	接收线圈接入端口
15	PGND	G	整流桥功率地
16	AC1	AIO	接收线圈接入端口

3 电气指标

3.1 最大工作电压

应用场景超出下表所列最大值将会对芯片造成永久性伤害。长时间在最大值条件下工作将影响芯片的可靠性。所有电气参数只在规定的工作温度范围内保证。

ITEM(V/I)	PIN NAME	MIN	MAX	UNIT
Input Voltage	AC1/AC2/COMM1/COMM2/VRECT/VSUB	-0.3	20	V
	BST1/BST2	-0.3	AC1/2+5.0	V
	OTHER PINS	-0.3	6.5	V
Input Current	AC1/AC2/VUSB		1.0	A
Output Current	VOUT		0.8	A
Sink Current	COMM1/COMM2	0	1.0	A
	SINK		200	mA
	GPIO1/GPIO0		30	mA

3.2 ESD 特性

TEST MODEL	MIN	MAX	UNIT	NOTE
Human Body Model (HBM)		2	KV	All pins
Charged Device Model (CDM)		500	V	All pins

3.3 建议工作条件

RATING	MIN	TYP	MAX	UNIT
整流桥输出电压, V_{RECT}	5.2		7	V
LDO 输出电流, I_{out}			0.8	A
USB 输入电压, V_{USB}	4.8	5.0	5.2	V
USB 输入电流, I_{USB}			0.8	A
环境温度, T_A	-40		85	°C
器件结温, T_J	-40		125	°C

3.4 电气特性

注释: $V_{RECT}=5.2V$, $C_{out}=4.7\mu F$, 25°C 常温条件 (除另外说明)

参数	测试条件	最小值	典型值	最大值	单位
同步整流 (SR)					
全桥同步整流电流阈值, I_{FSR_TH}	I_{OUT} 电流上升	55	75	95	mA
全桥同步整流磁滞阈值, I_{SR_HYS}	I_{OUT} 电流下降		10	15	mA
V_{RECT} 特性					
V_{RECT} 欠压阈值, V_{UVLO_RECT}	V_{RECT} 下降沿	2.6	2.8	3.0	V
V_{RECT} 欠压磁滞阈值, V_{UVLO_HYS}	V_{RECT} 上升沿	190	250	310	mV
V_{RECT} 过压阈值, V_{RECT_OVP}	V_{RECT} 上升沿	14.5	15	15.5	V
动态 V_{RECT} 设置-1, V_{RECT_SET1}	I_{OUT} 电流 < 40mA		6.5		V
动态 V_{RECT} 设置-2, V_{RECT_SET2}	I_{OUT} 电流 < 80mA		6		V

动态 V _{RECT} 设置-3, V _{RECT_SET3}	I _{OUT} 电流 < 120mA		5.5		V
动态 V _{RECT} 设置-4, V _{RECT_SET4}	I _{OUT} 电流 > 120mA		5.2		V
动态 V _{RECT} 设置磁滞	I _{OUT} 电流		20		mA
V _{RECT} 静态电流, I _{Q_VRECT}		2	3		mA
有线输入					
V _{USB} 欠压阈值	V _{USB} 下降沿		4.50		V
V _{USB} 欠压阈值回差	V _{USB} 上升沿		100		mV
输入漏电流 V _{USB-LK}	V _{RECT} =0V, V _{USB} =5V			60	uA
V _{USB} 过压阈值	V _{USB} 上升沿	6.0	6.5	7.0	V
V_{OUT} 输出					
LDO 输出电压, V _{OUT}		4.95	5	5.05	V
LDO 输出电压精度, V _{OUT}		-1		1	%
LDO 负载调整率	I _{OUT} = 1 - 800mA		1.6		%
最大输出电流 I _{OUT}			0.8		A
最大输出电流限流 I _{OUT_LIM}			0.8		A
VDD50 电压, V _{VDD50} 注 1	@V _{RECT} =5.2v	4.75	5.0	5.25	V
GPIO0/1 输出, V _{IL}				0.4	V
GPIO0/1 输出, V _{IH}	V _{IH} = V _{VDD50} (GPIO0/1 配置成 COMS 电平输出)				V
	V _{IH} = 外部上拉电压 (GPIO0/1 配置成开漏输出)				V
过温保护, T _{SD}			140		°C
过温保护磁滞, T _{HYS}			20		°C
I2C 接口特性					
输入 (SDA,SCL) 阈值低电平, V _{IL}				0.7	V
输入 (SDA, SCL) 阈值高电平, V _{IH}		2.4			V
时钟频率, f _{SCL}		10		400	kHz

注 1: 测试条件, V_{RECT}=5.2v 条件下, VDD50 标准值为 5v, 如果 V_{RECT} 电压不足 5v, VDD50 电压也会随之下降

4 典型应用

4.1 OPS1121A 原理图

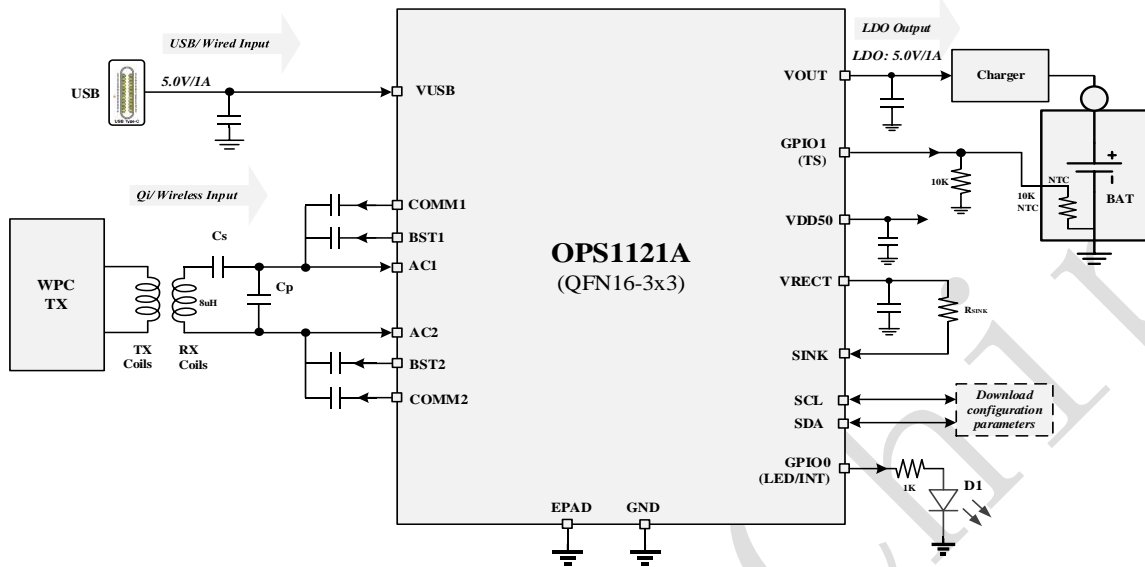


图 3 OPS1121A 无线充应用示意图

4.2 LED 推荐应用方案

OPS1121A 支持单 LED 显示系统 LDO 供电状况，推荐方案如下：

电源输入正常并且输出供电正常时，LED 长亮；电源输入不正常或者输出供电不正常时，LED 周期闪烁；无电源输入或者输出停止供电时，LED 熄灭；

5 封装信息

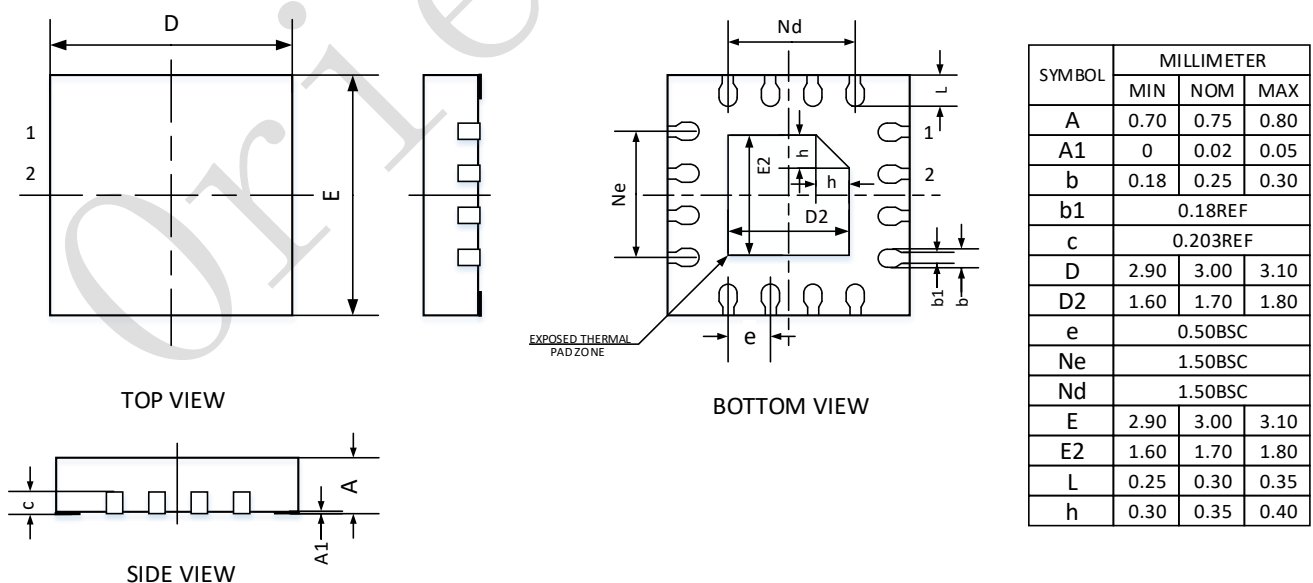
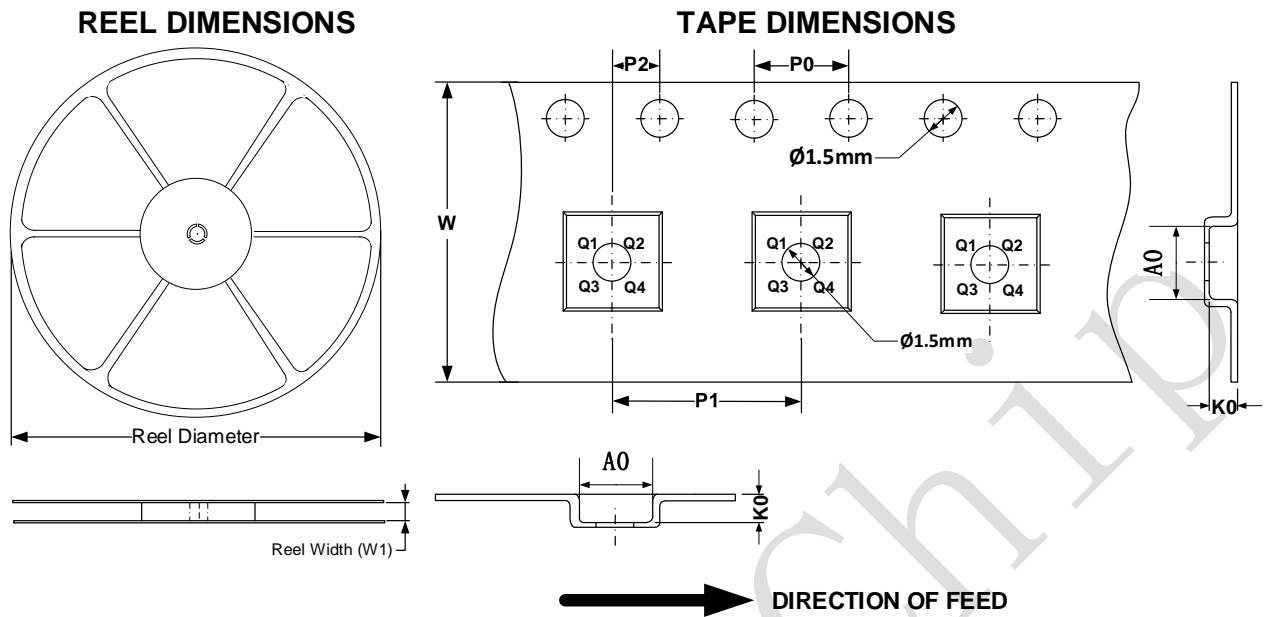


图 4 OPS1121A 封装信息(QFN3030-16L)

6 编带信息



Key parameter list of tape and reel

Package Type	Reel Diameter	SPQ (PCS)	Reel Width W1 (mm)	A0 (mm)	K0 (mm)	P0 (mm)	P1 (mm)	P2 (mm)	W (mm)	MSL	Pin1 Quadrant
QFN3030-16L	330.0	3000	13.0	3.30	1.05	4.00	8.00	2.00	12.00	Level-3-260°C	Q1

Note: Carrier Tape Dimension, Reel Size and Packing Minimum.